

概述

FM5088C 产品是单节锂离子/锂聚合物可充电电池组保护的高集成度解决方案。FM5088C 包括了先进的功率 MOSFET，高精度的电压检测电路和延时电路。

FM5088C 具有过充，过放，过流，短路等所有的电池所需保护功能，并且工作时功耗非常低。

该芯片适用于一切需要锂离子或锂聚合物可充电电池长时间供电的各种信息产品的应用场合。

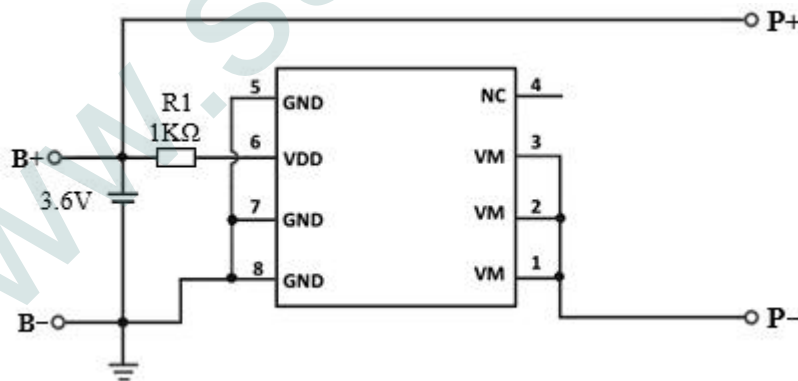
产品特点

- 内部集成等效 16mΩ 左右的先进的功率 MOSFET
- 2 段过电流放电保护检测：过电流放电、负载短路电流
- 过电流充电保护检测
- 具有 0V 充电功能
- 延时时间内部设定

产品参数

参数 型号	过电压充电 保护阈值	过电压充电 恢复阈值	过电压放电 保护阈值	过电压放电 恢复阈值	向 0V 电池充电功能	其他功能
	V _{OC}	V _{OCR}	V _{OD}	V _{ODR}	V _{0V_CHG}	—
FM5088C	4.275±0.025V	4.075±0.05V	2.425±0.075V	2.825±0.05V	允许	自恢复功能

典型应用电路



管脚说明

序号	符号	说明
1、2、3	VM	过流和短路检测脚（负载接地端）
4	NC	悬空
5、7、8	GND	IC 供电负端（电芯负输入管脚）
6	VDD	IC 供电正端（电芯正输入管脚）

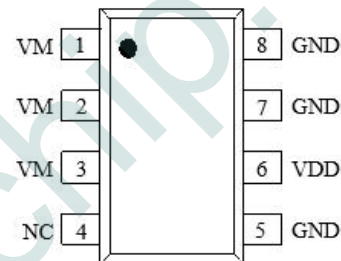
- 高精度电压检测
- 低静态耗电流：正常工作电流 3.8uA
- 兼容 ROHS 和无铅标准
- 采用 SOP-8 封装形式塑封

应用领域

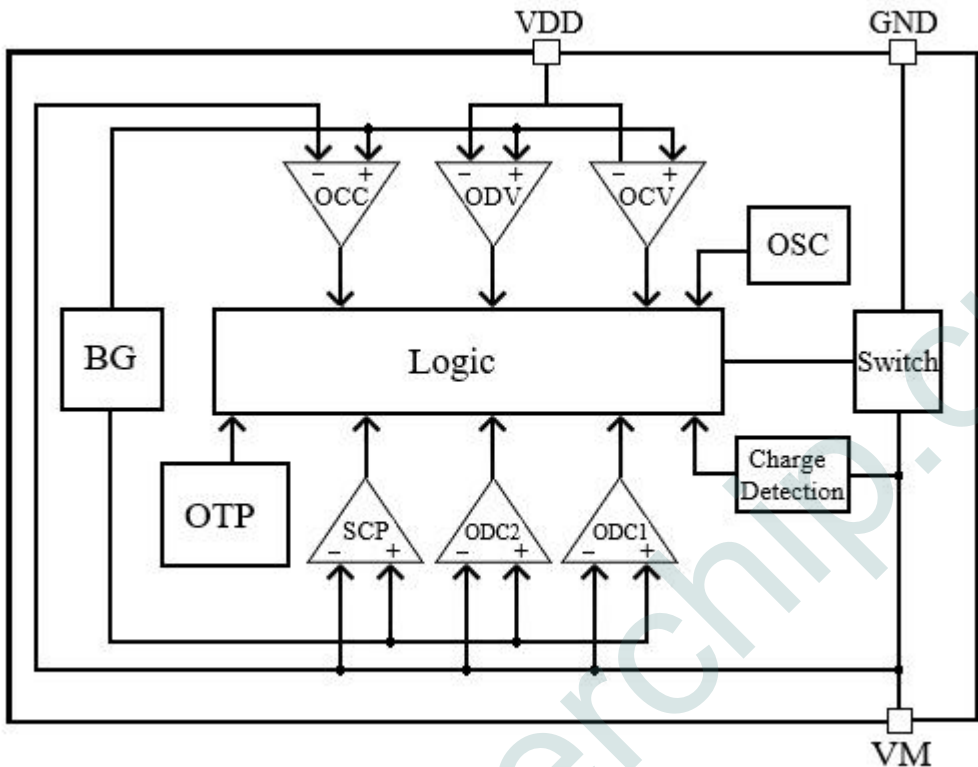
- 单芯锂离子电池组
- 锂聚合物电池组

封装形式

- SOP-8



功能框图



极限参数

项目	符号	规格	单位
VDD 供电电源	VDD	-0.3~+9	V
VM 端允许输入电压.	VM	VDD-8~VDD+0.3	V
工作温度	T _A	-40~+85	°C
结温		125	°C
贮存温度		-55~125	°C
防静电保护(人体模式)	ESD	8	KV

注：超出所列的极限参数可能导致器件的永久性损坏。以上给出的仅仅是极限范围，在这样的极限条件下工作，器件的技术指标将得不到保证，长期在这种条件下还会影响器件的可靠性。

电气参数(除非特别注明，典型值的测试条件为：V_{DD} = 3.6V，T_A = 25°C。标注“■”的工作温度为：-40°C≤T_A≤85°C)

参数名称	符号	测试条件		最小值	典型值	最大值	单位
供电电源	V _{DD}		■	1.5		9	V
过电压充电保护阈值 (由低到高)	V _{OC}			V _{OC} -0.025	V _{OC}	V _{OC} +0.025	V
			■	V _{OC} -0.060	V _{OC}	V _{OC} +0.060	V
过电压充电恢复阈值 (由高到低)	V _{OCR}			V _{OCR} -0.050	V _{OCR}	V _{OCR} +0.050	V
			■	V _{OCR} -0.080	V _{OCR}	V _{OCR} +0.080	V
过电压充电保护延迟时间	T _{OC}	V _{DD} =3.6V→4.5V		60	110	160	ms

过电压放电保护阈值 (由高到低)	V_{OD}			$V_{OD}-0.075$	V_{OD}	$V_{OD}+0.075$	V
			■	$V_{OD}-0.105$	V_{OD}	$V_{OD}+0.105$	V
过电压放电恢复阈值 (由低到高)	V_{ODR}			$V_{ODR}-0.050$	V_{ODR}	$V_{ODR}+0.050$	V
			■	$V_{ODR}-0.080$	V_{ODR}	$V_{ODR}+0.080$	V
过电压放电保护延迟时间	T_{OD}	$VDD=3.6V \rightarrow 2.0V$		30	55	85	ms
持续带载电流	I_{IOV}				5		A
过电流放电保护检测	I_{IOV}				13		A
过电流充电保护检测	I_{IOC}				13		A
过电流放电保护延迟时间	T_{EDI}			4	7	11	ms
过电流充电保护延迟时间	T_{ECI}			4	7	11	ms
负载短路检测电流	I_{SHORT}				21		A
短路保护延迟时间	T_{SHORT}	$VDD=3.5V$			200	500	us
充电器检测电压	V_{CHG}	$VDD=3.0V$		-0.27	-0.5	-0.86	V
工作电流	I_{DD}	$VDD=3.6V$			3.8	6.0	μA
0V 充电允许电压阈值	V_{0V_CHG}	Charger Voltage		1.2			V
过温保护					150		°C
过温保护恢复					110		°C
静态源-源极通态电阻 (VM 至 GND)	$R_{SS(ON)}$	$VDD=3.7V, I_D=1A$			16	26	mΩ

注：1. 除非特别注明，所有电压值均相对于 GND 而言。

2. 参见应用电路图。

功能描述

FM5088C 是一款高精度的锂电池保护电路。正常状态下，如果对电池进行充电，则 FM5088C 可能会进入过电压充电保护状态或过电流充电保护状态；同时，满足一定条件后，又会恢复到正常状态。如果对电池放电，则可能会进入过电压放电保护状态或过电流放电保护状态；同时，满足一定条件后，也会恢复到正常状态。

正常状态

在正常状态下，FM5088C 由电池供电，其 VDD 端电压在过电压充电保护阈值 V_{OC} 和过电压放电保护阈值 V_{OD} 之间，VM 端电压在充电器检测电压 V_{CHG} 与过电流放电保护阈值 V_{EDI} 之间，内置 N-MOS 管导通。此时，既可以使用充电器对电池充电，也可以通过负载使电池放电。

过电压充电保护状态

➤ 保护条件

正常状态下，对电池进行充电，如果使 VDD 端电压升高超过过电压充电保护阈值 V_{OC} ，且持续时间超过过电压充电保护延迟时间 T_{OC} ，则 FM5088C 将使内置 N-MOS 管关闭，充电回路被“切断”，即 FM5088C 进入过电压充电保护状态。

➤ 恢复条件

有以下两种条件可以使 FM5088C 从过电压充电保护状态恢复到正常状态：

1) 电池由于“自放电”使 VDD 端电压低于过电压充电恢复阈值 V_{OCR} ;

2) 通过负载使电池放电(注意,此时虽然 内置 N-MOS 管 关闭,但由于其体内二极管的存在,使放电回路仍然存在),当 VDD 端电压低于过电压充电保护阈值 V_{OC} , 且 VM 端电压高于过电流放电保护阈值 V_{EDI} (在内置 N-MOS 管导通以前, VM 端电压将比 GND 端高一个二极管的导通压降)。

FM5088C 恢复到正常状态以后, 内置 N-MOS 管回到导通状态。

过电压放电保护/低功耗状态

➤ 保护条件

正常状态下, 如果电池放电使 VDD 端电压降低至过电压放电保护阈值 V_{OD} , 且持续时间超过过电压放电保护延迟时间 T_{OD} , 则 FM5088C 内置 N-MOS 管关闭, 放电回路被“切断”, 即 FM5088C 进入过电压放电保护状态。同时, VM 端电压将通过内部电阻 RVMD 被上拉到 VDD。

➤ 恢复条件

当充电器连接上, 并且 VM 电压低于充电器检测电压 V_{CHG} 时, 电池电压升高到过电压放电保护阈值 V_{OD} 以上时, FM5088C 内置 N-MOS 管导通, 芯片进入正常模式。如果 VM 电压不低于充电器检测电压 V_{CHG} , 那么电池电压升高到过电压放电恢复阈值 V_{ODR} 以上时, FM5088C 内置 N-MOS 管导通, 芯片进入正常模式。

过电流放电/负载短路保护状态

➤ 保护条件

正常状态下, 通过负载对电池放电, FM5088C 电路的 VM 端电压将随放电电流的增加而升高。如果放电电流增加使 VM 端电压超过过电流放电保护阈值 V_{EDI} , 且持续时间超过过电流放电保护延迟时间 T_{EDI} , 则 FM5088C 进入过电流放电保护状态; 如果放电电流进一步增加使 VM 端电压超过电池短路保护阈值 V_{SHORT} , 且持续时间超过短路延迟时间 T_{SHORT} , 则 FM5088C 进入电池短路保护状态。

FM5088C 处于过电流放电/负载电池短路保护状态时, 内置 N-MOS 管关闭, 放电回路被“切断”; 同时, VM 端将通过内部电阻 RVMS 连接到 GND, 放电负载取消后, VM 端电平即变为 GND 端电平。

➤ 恢复条件

在过电流放电/电池短路保护状态下, 当 VM 端电压由高降低至低于过电流放电保护阈值 V_{EDI} , 且持续时间超过过电流放电恢复延迟时间 T_{EDIR} , 则 FM5088C 可恢复到正常状态。因此, 在过电流放电/电池短路保护状态下, 当所有的放电负载取消后, FM5088C 即可“自恢复”。

FM5088C 恢复到正常状态以后, 内置 N-MOS 回到导通状态。

过电流充电保护状态

➤ 保护条件

正常状态下, 通过电源对电池充电, FM5088C 电路的 VM 端电压将随充电电流的增加而下降。如果充电电流增加使 VM 端电压超过过电流充电保护阈值 V_{ECI} , 且持续时间超过过电流充电保护延迟时间 T_{ECI} , 则 FM5088C 进入过电流充电保护状态。

➤ 恢复条件

在过电流充电保护状态下, 当 VM 端电压由低升高至高于过电流充电保护阈值 V_{ECI} , 且持续时间超过过电流充电恢复延迟时间 T_{ECIR} , 则 FM5088C 可恢复到正常状态。

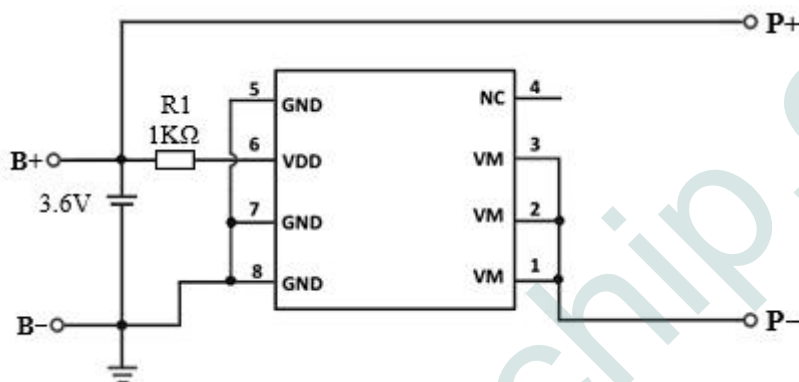
FM5088C 恢复到正常状态以后, 内置 N-MOS 回到导通状态。

0V 电池充电

➤ 0V 电池充电允许

对于 0V 电池充电允许的电路，如果使用充电器对电池充电，使 FM5088C 电路的 VDD 端相对 VM 端的电压大于 0V 充电允许阈值 V_{0V_CHG} 时，则通过内置 N-MOS 管的体内二极管可以形成一个充电回路，使电池电压升高；当电池电压升高至使 VDD 端电压超过过电压放电保护阈值 VOD 时，FM5088C 将回到正常状态，同时内置 N-MOS 回到导通状态。

应用电路

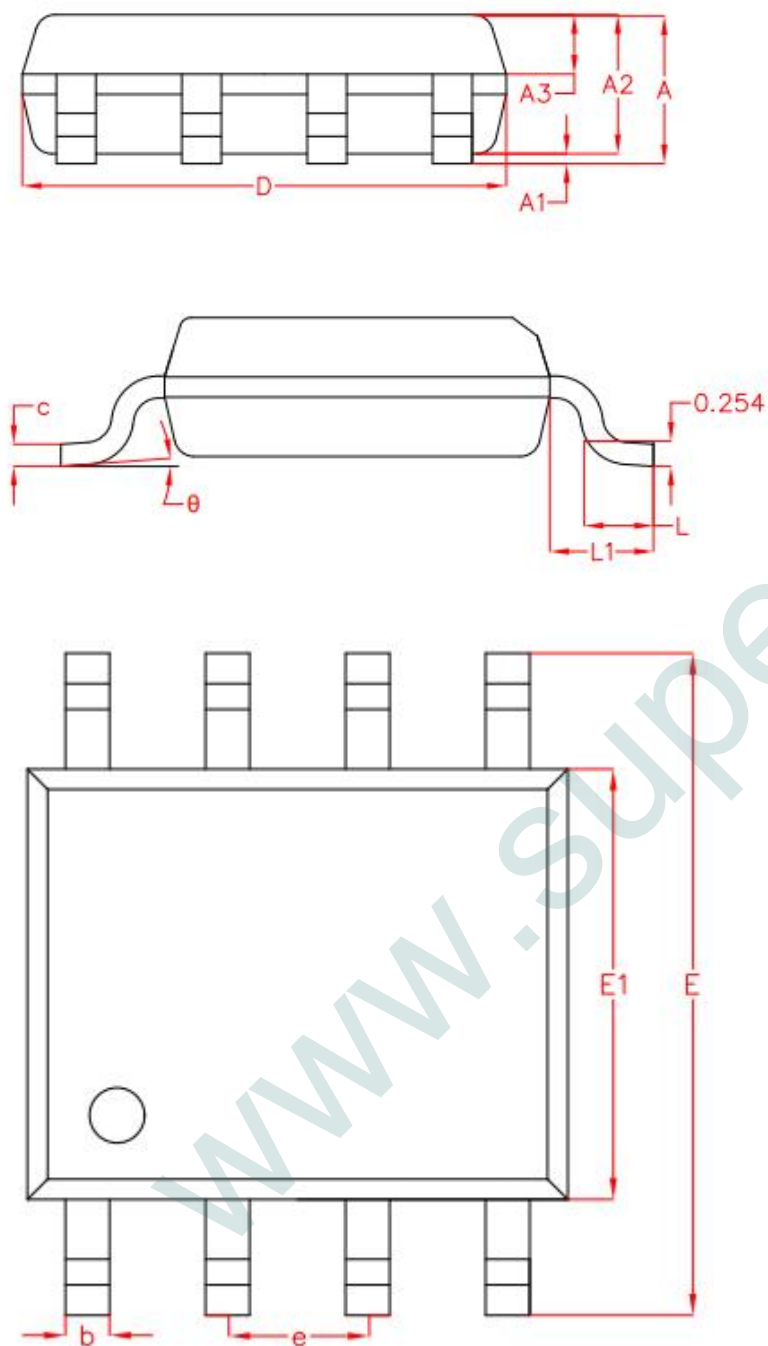


R1 选择: R1 太小，起不到滤波和保护内部电路的作用，建议不小于 100Ω ，同时因为各种检测阈值是对于 FM5088C 电路 VDD 端电压而言，而 VDD 端通过 R1 与电池连接，如果 R1 太大将会导致各检测阈值与电池实际电压偏差增加；因此 R1 不宜太大，应控制在 $1k\Omega$ 以内；

注意: 当电池第一次接上保护电路时，可能不会进入正常模式，此时无法放电。如果产生这种现象，使 VM 管脚电压等于 GND 电压（将 VM 与 GND 短接）或连接充电器，就可以进入正常模式。

封装信息

➤ SOP-8



SYMBOL	MILLIMETER		
	MIN	NOM	MAX
A	1.38	1.50	1.60
A1	0.03	0.10	0.15
A2	1.35	1.40	1.45
A3	0.55	0.60	0.65
b	0.35	0.40	0.45
c	0.19	0.22	0.25
D	4.85	5.00	5.15
E	5.80	6.00	6.20
E1	3.85	3.90	3.95
e	1.27BSC		
L	0.45	0.60	0.75
L1	1.05BSC		
θ	0°	4°	8°